

1. LECTURE6 35P에서 3가지 함수(f_1, f_2, f_3)를 카르노 맵을 통해 최소 논리곱의 합으로 나타낸 뒤 게이트로 구현하세요.
2. 세 함수에서 공통으로 사용될 수 있는 게이트를 파악하여 불필요한 게이트를 제거한 뒤 최소 논리 게이트로 구현하세요.

(추가적으로 불필요한 게이트를 기존 게이트에 붉은색으로 표시해주세요.)

다음주 수요일 12:00~13:00까지 ICAT 연구실 앞 과제 제출함에 제출하시면 됩니다.

7.6 Design of Two-Level, Multiple-Output Circuits

- 예제: 아래 함수를 실현하는 4 입력, 3 출력 회로 설계

$$f_1 = \sum m(2,3,5,7,8,9,10,11,13,15)$$

$$f_2 = \sum m(2,3,5,6,7,10,11,14,15)$$

$$f_3 = \sum m(6,7,8,9,13,14,15)$$